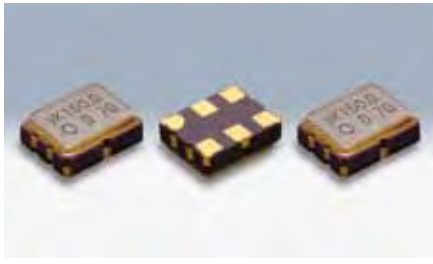


# 表面実装電圧制御水晶発振器

## DSV323S SERIES



原寸大

### ■特徴

- 出力レベル CMOS, LV-PECL, LVDS, HCSLの4種類に対応
- ディファレンシャル出力(LV-PECL, LVDS, HCSL)
- 低ジッタ
- スリープ状態機能付き

### ■用途

- 光伝送機器、無線送受信装置、デジタル映像関係、HDTV関連機器



### ■一般仕様

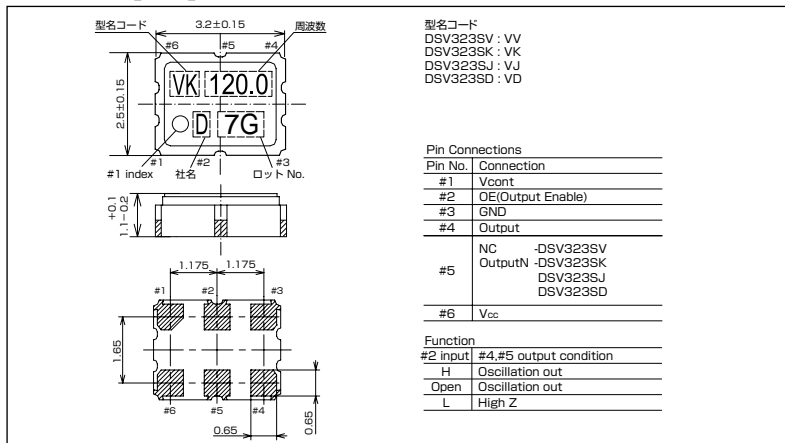
項目	型名	記号	DSV323SV	DSV323SK	DSV323SJ	DSV323SD
出力仕様		-	CMOS	LV-PECL	LVDS	HCSL
出力周波数範囲		fo	6.75~186MHz	40~170MHz	80~170MHz	
電源電圧		V <sub>cc</sub>	+3.3V±0.165V			
周波数制御電圧		V <sub>cont</sub>	+1.65V±1.65V			
保存温度範囲		T <sub>stg</sub>	-40℃~+85℃			
動作温度範囲		T <sub>use</sub>	-10℃~+70℃ / -40℃~+85℃			
周波数許容偏差(常温偏差含む)		f <sub>tol</sub>	±50×10 <sup>-6</sup> max.			
周波数可変範囲		f <sub>cont</sub>	±100×10 <sup>-6</sup> min. [Positive Slope]			
消費電流		I <sub>cc</sub>	12mA 6.75≤fo≤90MHz 25mA 80≤fo≤186MHz [No Load]	50mA max.	30mA max.	40mA max.
スタンバイ時電流(#2ピン"L")		I <sub>std</sub>	5mA 6.75≤fo≤90MHz 30μA 80≤fo≤186MHz	30μA		
出力負荷		Load	15pF max.	50Ω to V <sub>cc</sub> -2V	100Ω (Output-OutputN)	50Ω
波形シンメトリ		SYM	40%~60% [50% V <sub>cc</sub> Level]	40%~60% [at outputs cross point]		
0レベル電圧		V <sub>OL</sub>	V <sub>cc</sub> ×0.1 max.	V <sub>cc</sub> -1.81V~V <sub>cc</sub> -1.62V	-	-150mV~150mV
1レベル電圧		V <sub>OH</sub>	V <sub>cc</sub> ×0.9 min.	V <sub>cc</sub> -1.025V~V <sub>cc</sub> -0.88V	-	600mV~850mV
立ち上がり時間、立下り時間		tr,tf	10ns max.(6.75≤fo≤40MHz)	0.5ns max. [20~80% Output, OutputN]	0.5ns max. [20~80% Output-OutputN]	0.5ns max. [0.175~0.525V Level]
			6ns max.(40<fo≤54MHz)			
			4ns max.(54<fo≤90MHz)			
			2ns max.(80≤fo≤186MHz) [10~90% V <sub>cc</sub> ]			
差動出力電圧		V <sub>OD1</sub> , V <sub>OD2</sub>	-	-	0.247V~0.454V	-
差動出力誤差		ΔV <sub>OD</sub>	-	-	50mV[ΔV <sub>OD</sub> = V <sub>OD1</sub> -V <sub>OD2</sub>  ]	-
オフセット電圧		V <sub>OS</sub>	-	-	1.125V~1.375V	-
オフセット誤差		ΔV <sub>OS</sub>	-	-	50mV	-
クロス点電圧		V <sub>cr</sub>	-	-	-	250~550mV
OE端子0レベル入力電圧		V <sub>IL</sub>	V <sub>cc</sub> ×0.3max.			
OE端子1レベル入力電圧		V <sub>IH</sub>	V <sub>cc</sub> ×0.7min.			
出力ディスエーブル時間		t <sub>PLZ</sub>	150ns max. (6.75≤fo≤90MHz)	200ns max.		
			200ns max. (80≤fo≤186MHz)			
出カイナーブル時間		t <sub>PZL</sub>	150ns max. (6.75≤fo≤90MHz)	2ms max.		
			2ms max. (80≤fo≤186MHz)			
ピリオド ジッタ(1)		t <sub>RMS</sub>	2.3ps typ. (σ)			
			tp-p	22ps typ. (Peak to peak)		
トータル ジッタ(1)		t <sub>TL</sub>	32ps typ. [t <sub>DJ</sub> + n * t <sub>RJ</sub> n=1.4.1(BER=1 * 10 <sup>-12</sup> )(2)]			
位相ジッタ		tpj	1ps max. [13.5≤fo<40MHz, fo offset:12kHz~5MHz fo≥40MHz, fo offset:12kHz~20MHz]			
梱包単位		-	2000pcs/reel(180φ)			

(1) WAVECREST DTS-2075にて測定。

(2) t<sub>DJ</sub>:Deterministic jitter t<sub>RJ</sub>:Random jitter

その他の仕様、または特殊仕様については営業窓口にお問い合わせください。

### ■外形寸法[mm]



### ■ランドパターン(参考)

[mm]

